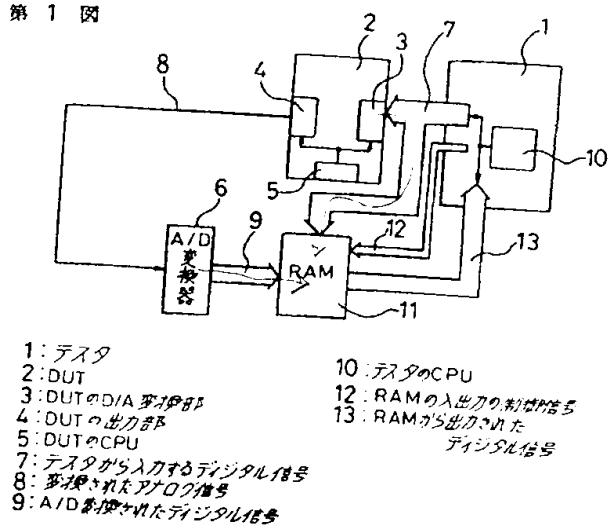


第1図



- |                     |                      |
|---------------------|----------------------|
| 1: テスター             | 10: テスターのCPU         |
| 2: DUT              | 12: RAMの入出力制御部       |
| 3: DUTのD/A変換器       | 13: RAMから出力されたデジタル信号 |
| 4: DUTの出力部          |                      |
| 5: DUTのCPU          |                      |
| 7: テスターから入力するデジタル信号 |                      |
| 8: 変換されたA/Dの信号      |                      |
| 9: A/D変換されたデジタル信号   |                      |

第2図

